C:\dos\COMPLEX\easy_labs\1.tif

9

1

15

14

20

19

18

17

16

13

12

11

10

8

7

6

4

3

2

5

C:\dos\COMPLEX\easy_labs\2.tifC:\dos\COMPLEX\easy_labs\3.tif

34

33

32

31

30

29

28

27

26

25

24

23

22

21

42

41

40

39

38

37

36

35

1. Адреса мікроінструкції в ПМК
2. Шина даних(ШД)
3. Управління прийманням результату (табл.2.2 стор. 26)
4. Управління мікроопераціями (табл.2.3 стор. 27)
5. Управління джерелами операндів (табл.2.4. стор. 27)
6. Вхід дозволу видачі даних. OE=1 -> видача заборонена (табл.2.1 стор.24)(табл.2.7. стор. 34,35)
7. Управління вхідним переносом CI () (табл.2.19 стор.50)
8. Управління зсувами (табл.2.20 стор.51-54)
9. Формування сигналу СТ (OECT = 0) (табл.2.17, 2.18 стор.48, 49), управління операціями в RN, RM (OECT = 1) (табл.2.9-2.13 стор. 39-42 + табл.2.16 стор.46)
10. Вхід управляючого сигналу дозволу формування коду умови
11. Вхід дозволу запису ознак в РгN (табл)
12. Вхід дозволу запису ознак в РгМ
13. Вхід дозволу зсуву (табл.2.7. стор. 34,35)
14. Мікроінструкція переходу(табл.2.27 стор. 80-88)
15. Дозвіл аналізу умови (стор.75)
16. Інвертування сигналу логічної умови(стор.75)
17. Дозвіл формування наступної адреси МК(стор.75)
18. Дозвіл запису константи з поля Р МК в РА/ЛЦ ФАМ(стор.75)
19. Поле управління вибором входу МУ(стор.75)